

株式会社アドバンテスト

〒100-0005 東京都千代田区丸の内1丁目6番2号
新丸の内センタービルディング
TEL:03-3214-7500

ADVANTEST®

広報課 担当/小野・田島

報道関係 各位

東京大学 大規模集積システム設計教育研究センター
株式会社アドバンテスト

東京大学 大規模集積システム設計教育研究センターに アドバンテストが『アドバンテスト D2T 寄附研究部門』を開設

～海外から教授陣を招聘し、半導体設計を学ぶ学生に VLSI 設計から試験までの
一貫した教育環境を提供するとともに、最先端の VLSI テスト手法の共同研究を開始～

東京大学 大規模集積システム設計教育研究センター(センター長:浅田邦博教授 以下、VDEC*)と株式会社アドバンテスト(本社:東京都千代田区 社長:丸山利雄)は、近年技術革新が著しい大規模集積回路(VLSI)の設計技術を学ぶ学生たちに VLSI 設計から試験までの一貫した教育環境を提供するため、昨年10月1日より VDEC 内に『アドバンテスト D2T 寄附研究部門*』を新設いたしました。VDEC に寄附研究部門が開設されるのは、1996年設立以来初めてとなります。また、寄附研究部門の新設と同時に VDEC とアドバンテストは、将来の半導体産業の発展に不可欠な最先端の VLSI テスト手法の技術研究を加速させるため、共同研究を開始いたしました。

近年、SoC(System On a Chip)は情報機器や自動車に搭載されるなど、日常生活の中に深く浸透してきており、デバイスに要求される性能や信頼性は一層厳しいものとなってきております。このため、半導体の設計教育においても設計作業だけでなく、生産時には安定した歩留まりを実現し、故障率が最小限となるような『試験設計』が重要なテーマとなっております。

『アドバンテスト D2T 寄附研究部門』は、全国の学生に VLSI の設計からテストまで一貫した教育・研究環境を提供することで、『試験設計』の専門家となる人材を育成するとともに、SoC の設計に関する研究を支援するために新設したものです。現在の VDEC の教授陣に加え、海外からも教授陣を招聘し技術交流も行なっています。共同研究活動においては、設計技術の進化に対応する最先端テスト手法や高信頼性 VLSI テスト技術の研究を推進していきます。

今回の連携により、VDEC が設立以来蓄積してきた研究成果および教育・研究ノウハウと、アドバンテストの技術力、サポート力を結集することで、優秀な半導体設計技術者の育成に貢献してまいります。これにより便利で豊かな社会の実現に寄与する半導体産業発展の一助となるものと期待しております。

なお、『アドバンテスト D2T 寄附研究部門』の開設にあたり、設立記念シンポジウムを別紙要領にて開催いたしますので、併せてご案内いたします。

VDEC 浅田センター長のコメント:

このたびの寄附研究部門の開設とアドバンテストとの共同研究により、わが国の SoC の設計に関する教育研究活動が活性化され、最先端のテストング技術など、幅広い設計技術をもった技術者を輩出していけるものと期待しております。

アドバンテスト丸山社長のコメント:

アドバンテストは VDEC での半導体試験設計教育に役立てていただくため、これまでに SoC テスト・システムや電子ビーム露光装置を寄贈してまいりました。今回の寄附研究部門の開設と VDEC との共同研究を通じて、優秀なテストエンジニアの育成とわが国の半導体産業の発展に貢献できれば幸いです。

『アドバンテスト D2T 寄附研究部門』設立記念シンポジウム開催について

本シンポジウムでは、国内外の産学界から、第一線でご活躍の著名な研究者の方々をお招きし、ご講演いただきます。多くの方の参加をお待ちしております。

記

日時： 2008年1月24日(木)
午前10時 ~ 午後6時
シンポジウムに続いて午後6時10分より懇親会を開催

場所： 東京大学 武田先端知ビル 5階 武田ホール

詳細は、<http://www.vdec.u-tokyo.ac.jp/>にてご案内しております。

以上

VDEC*: VLSI Design and Education Center

全国の国公立大学と工業高等専門学校における VLSI の設計教育の高度化と充実を目的に、関係省庁や産業界の協力を得て 1996 年 5 月に設立された全国共同利用施設。VLSI 設計に必要な CAD ツール、設計技術情報、チップ試作、設計セミナーを全国に向けて企画提供することで、優秀な技術者を数多く輩出している。

D2T*: Design To Test

寄附研究部門(寄附講座)について

名称 : アドバンテスト D2T (Design to Test) 寄附研究部門
内容 : テスタ技術教育
LSI 設計関連研究
LSI テスティング関連研究

教授陣 : Kwang-Ting (Tim) Cheng 客員教授(米国・カリフォルニア大学サンタバーバラ校)
Goerschwin Fey 客員准教授(ドイツ・ブレーメン大学)
小松 聡 客員准教授(東京大学 VDEC)
設置期間 : 2007 年 10 月から 3 年間
寄付金額 : 各年 3,000 万円 3 年総額 9,000 万円

共同研究について

研究題目 : 先端 LSI テスティング技術
研究担当者 : VDEC センター長 浅田邦博 教授
同 センター 藤田昌宏 教授
共同研究員 : 当社 OAI プロジェクト グループリーダー 古川靖夫
研究期間 : 1 年間 (2007 年 10 月 から 2008 年 9 月)
寄附研究部門と連動するため、3 年間の継続予定

VDEC とアドバンテスト間の主な関連事項

1996 年 VDEC 発足
2003 年 武田先端知ビル竣工
(建設費として当社創業者の武田郁夫氏が東京大学・VDEC に 40 億円を寄贈)
2004 年 アドバンテスト 50 周年記念事業として、
電子ビーム露光装置 (F5112) および テスト・システム (T2000) を寄贈
2007 年
4 月 ~ VDEC 設備利用促進を図るため、試験設計支援ソフトウェアツールを寄贈
*全国の VDEC サテライト(9拠点)を通じ、多くの教授陣や学生が武田先端知ビル内にある
試験環境にアクセス可能となった
9 月 インターン学生がアドバンテスト群馬 R&D センタにてテスタ研修を受講
10 月 『寄附研究部門』および『共同研究』を開始

*本ニュースリリースに掲載されている情報は、発表日現在の情報であり、時間の経過または様々な事象により予告無く変更される可能性がありますので、あらかじめご了承ください。