



## 2013 IEEE International Interconnect Technology Conference

開催日程：2013年6月13日(木)～15日(土)

場所：京都リサーチパーク (京都市)

主催：IEEE Electron Devices Society 協賛：公益社団法人 応用物理学会

投稿締切延長：2013年1月29日 10:00 (JST)

[http://www.semiconportal.com/IITC2013/Call\\_for\\_Papers.html](http://www.semiconportal.com/IITC2013/Call_for_Papers.html)

### CALL FOR PAPERS

第16回 IEEE International Interconnect Technology Conference (IITC) 2013はIEEE Electron Devices Society主催、公益社団法人 応用物理学会協賛により、2013年6月13日(木)から6月15日(土)まで開催されます。今回は4年ぶり2回目の日本での開催となり、京都市の京都リサーチパーク (KRP) にて行われます。

本会議はデバイスだけでなく、回路基板、システムレベル応用も含めたあらゆる観点での広義の配線技術を対象とし、その基礎・応用研究や製造の課題等のトピックスについて議論します。

半導体プロセス、設計、装置開発における大学、研究機関、産業界の研究者・技術者の方々に是非ご投稿・参加頂き、配線構造、材料の物性、微細構造、及びこれらを形成するプロセス、評価、信頼性などに関し、理論、実験両面から活発な議論を重ねる場としたいと考えております。

#### Subjects of interest:

Subjects of interest include all aspects of Interconnects:

1. Materials and Unit Processes
2. Process Integration
3. Characterization
4. Reliability
5. Chip-Package Interaction (CPI)
6. 3D Integration and TSV Technology
7. Novel Systems and Packaging
8. Novel Materials and Concepts
9. Back-End Memories
10. beyond CMOS
11. MEMS

#### Specific Interest Areas:

1. Optical interconnects
2. Technology-design interactions
3. Patterning
4. Beyond copper-low k interconnects
5. Back-end embedded memories
6. 3D integration

#### <論文投稿要項>

下記要領で原稿を作成し、IITC2013のWEBサイトに電子投稿して下さい。

・Regular Papers：3ページのAbstractを作成下さい。審査により採択可否と、オーラル又はポスター発表が決まります。

・Papers with 2-page abstracts (若手技術者・学生向け)：2ページのAbstractsを作成下さい。Regular Papersと同様に審査されますが、ポスターのみの発表になります。

投稿用フォーマット等の詳細は下記ホームページをご参照下さい。

[http://www.semiconportal.com/IITC2013/Call\\_for\\_Papers.html](http://www.semiconportal.com/IITC2013/Call_for_Papers.html)

#### <講演形態>

・オーラル発表：口頭発表20分+質疑応答5分

・ポスター発表：ポスター掲示・討議2時間

#### <論文掲載>

採択された論文は修正無しでそのままIEEE conference proceedingsに掲載されます。

#### <展示/セミナー>

会場では新しい製品・プロセス・分析・材料に関する展示があります。またサプライヤーセミナーが1日目と2日目の夜に行われます。

#### <投稿日程>

・投稿期限：2013年1月29日 10:00 (JST)

・採択通知：2013年3月8日

#### <国内問い合わせ先>

General co-chair：小川 真一/産業技術総合研究所  
ナノエレクトロニクス研究部門

TEL：029-849-1491

e-mail：ogawa.shinichi@aist.go.jp

Publicity：松本 晋/パナソニック(株) デバイス社  
半導体事業グループプロセス開発センター

TEL：0255-72-1611

e-mail：matsumoto.susumu@jp.panasonic.com

事務局：株式会社セミコンダクタポータル

TEL：03-3560-3565

e-mail：iitc\_2013@semiconportal.com

<http://www.semiconportal.com/IITC2013/>